



## **Silicon Logic Engineering ajoute un volet FPGA à son offre de services de conception**

*Les utilisateurs bénéficieront d'une réduction des coûts de lancement et de calendriers plus courts pour la conception et le développement.*

**Eau Claire, Wisconsin – 1 novembre 2006** – Silicon Logic Engineering Inc. (SLE), société de conception d'ASIC haut de gamme, spécialiste des systèmes et circuits complexes bons du premier coup, ajoute la conception des FPGA haut de gamme à son offre de services. Silicon Logic Engineering est la division services de conception de Tundra Semiconductor Corporation (TSX : TUN), leader de l'Interconnexion Système.

De plus en plus, les sociétés technologiques capitalisent sur la possibilité de réduire les coûts de développement grâce aux FPGA. Tout comme les ASIC complexes, les nouvelles technologies de FPGA exigent de faire appel à des ingénieurs chevronnés capables de prendre en compte les points critiques de conception.

Les ingénieurs expérimentés de SLE ont conçu plus de trente-cinq ASIC haut de gamme bons du premier coup, grâce à leur processus propriétaire Think Physical™. Le processus Think Physical prévoit la migration des designs FPGA vers les technologies ASIC lorsque les volumes le justifient. Cela permet aux utilisateurs de réduire le temps de mise sur le marché et d'économiser sur les coûts de conception et de lancement en fabrication ; cela, en étant sûrs que dès qu'un produit atteint la maturité, il peut aisément migrer d'une technologie FPGA vers une technologie ASIC avancée.

« L'équipe de SLE applique sa procédure Think Physical à des FPGA complexes qui se trouvent à la pointe de la technologie, afin de créer des designs efficaces prêts à fonctionner aux dates spécifiées par le calendrier du produit. Les utilisateurs qui ont prévu un lancement sous forme de FPGA puis une migration vers un ASIC lorsque le produit atteint la maturité ou monte en volume, feront des économies substantielles de coûts et de temps avec les services de conception de FPGA de SLE, » déclare Jeff West, Vice-Président Design Services chez Tundra.

### **A propos de Silicon Logic Engineering**

Silicon Logic Engineering, Inc. (SLE) se spécialise en services de conception « bons du premier coup » englobant tous les aspects du développement des ASIC, des FPGA et des systèmes semi-conducteurs. Le processus de conception éprouvé et reproductible Think Physical™, les outils et les blocs IP semi-conducteurs de SLE réduisent le temps de mise sur le marché et sont proposés par l'une des équipes de conception de VLSI les plus expérimentées de l'industrie. SLE est une division de Tundra Semiconductor Corporation (TSX :TUN). Pour plus d'informations, visitez le site [www.siliconlogic.com](http://www.siliconlogic.com).

## **Think Physical™**

Le processus de conception d' ASIC et de FPGA Think Physical de SLE permet aux équipes de la société de prédire avec précision les effets de la fabrication sur l'atteinte des objectifs de conception (physical design closure.) En combinant l'expérience de l'équipe, ses connaissances et ses bases de données, les ingénieurs prévoient les effets physiques dès le début du cycle de conception, et implémentent le design de manière à prévenir ou réduire leur impact sur l'atteinte des objectifs de conception. Ce processus continue à évoluer avec les plus récentes technologies et outils de CAO, et a permis de fournir trente-cinq designs VLSI complexes bons du premier coup.

## **A propos de Tundra :**

Tundra Semiconductor Corporation (TSX :TUN) est le leader global en matière d'Interconnexion Système, offrant un support de premier ordre au niveau mondial et des solutions de pointe en matière de semi-conducteurs ; ses utilisateurs sont les principaux fournisseurs mondiaux de systèmes de communications, de réseaux, de systèmes de stockage et de technologies de l'information. Tenant constamment ses promesses en matière de performances système et de réduction de temps de mise sur le marché, la technologie d'Interconnexion Système de Tundra apporte un avantage décisif sur les marchés des infrastructures de communications sans fil, du stockage en réseau, de la fourniture d'accès, des applications militaires, de l'automatisation industrielle et des technologies de l'information. Silicon Logic Engineering, Inc. (« SLE »), la division services de conception de semi-conducteurs de Tundra, offre des services de conception d'Asic à la pointe de l'industrie, de la propriété intellectuelle dans le domaine des semi-conducteurs et des services de consultation pour le développement de produits.

Pour plus d'information, visitez le site [www.tundra.com](http://www.tundra.com)

SLE, le logo SLE et Think Physical sont des marques de Silicon Logic Engineering, Inc. TUNDRA et le logo Tundra sont des marques déposées de Tundra Semiconductor Corporation au Canada, dans l'Union Européenne et dans la République Populaire de Chine (homologation en cours aux Etats-Unis). Design.Connect.Go est une marque de Tundra Semiconductor Corporation.

© Copyright 2006 Silicon Logic Engineering, Inc. Tous droits réservés. Information pouvant être modifiée sans avis préalable.

## **Pour plus d'informations, veuillez contacter:**

Keri Zeran, Tundra Semiconductor Corporation, 603 March Road, Ottawa, Ontario, K2K 2M5, Canada

Tel: +1 613 592 0714

E-mail: [veronica.farmer@tundra.com](mailto:veronica.farmer@tundra.com)

Fax: +1 613 592 1320

Web: [www.tundra.com](http://www.tundra.com)

## **Pour plus d'informations, pour un envoi du texte et des illustrations par e-mail ou pour des informations à propos d'articles techniques potentiels:**

Rob Davies, Publitek Limited, 18 Brock Street, Bath, BA1 2LW, United Kingdom

Tel: +44 (0)1225 470 000

E-mail: [rob.davies@publitek.com](mailto:rob.davies@publitek.com)

Fax: +44 (0)1225 470 047

Web: [www.publitek.com](http://www.publitek.com)