



## **Silicon Logic Engineering bietet Highend-FPGA- Designdienstleistungen**

*SLE ermöglicht geringere Frontend-Kosten und kürzere Design- und  
Entwicklungsabläufe*

**Eau Claire, Wisconsin, USA – 1. November 2006** – Silicon Logic Engineering (SLE), Highend-ASIC-Design-Anbieter, der sich auf komplexe Right-First-Time ASIC- und ASIC-Systemdesigns spezialisiert hat, bietet nun auch Highend-FPGA Design Services an. Silicon Logic Engineering ist die Designdienstleistungs-Tochter von Tundra Semiconductor, dem führenden Anbieter von System-Interconnect-Lösungen.

ProduktHersteller nutzen immer häufiger die Möglichkeit, ihre Frontend-Kosten durch FPGA-Designs zu verringern. Die Entwicklung neuer FPGA-Technologien und – Designs erfordert wie bei komplexen ASIC-Designs erfahrene Entwickler, die entscheidende Designerwägungen mit in Betracht ziehen.

SLEs erfahrenes Entwickler-Team hat mithilfe des proprietären Think-Physical™-Prozesses bereits über 35 Highend-ASICs mit Right-First-Time-Erfolg fertiggestellt. Dieser Prozess erlaubt die Portierung von FPGA-Designs in die ASIC-Technologie sobald es die Stückzahlen rechtfertigen. SLE-Kunden können damit ihre Produkteinführungsdauer am Markt verkürzen und Kosten bei der Entwicklung als auch der Frontend-Fertigung einsparen. Dabei wird sichergestellt, dass beim Erreichen der Produktreife ein FPGA-Design schnell in ein fortschrittliches ASIC portiert wird.

„Das SLE-Team wendet den Think-Physical-Prozess bei führenden, komplexen FPGA-Designs an und entwickelt anhand des vorher spezifizierten Ablaufs effiziente, funktionsfähige Designs“, untermauert Jeff West, Vice President Design Services bei Tundra, die Arbeit bei SLE. „Kunden, die planen, ein Produkt zu Beginn mit FPGAs auszustatten und später bei der Produktreife oder Volumenproduktion auf ein ASIC zu migrieren, werden mit SLEs FPGA-Design-Service erhebliche Kosten- und Zeiteinsparungen realisieren.“

### **Über Silicon Logic Engineering**

Silicon Logic Engineering (SLE) spezialisiert sich auf Right-First-Time Designdienstleistungen für ASIC-, FPGA- und Halbleitersysteme. SLEs bewährter und reproduzierbarer Think-Physical™-Designprozess, die Tools und das Halbleiter-IP verringern die Time-to-Market und stehen über ein erfahrenes VLSI Design Service Team zur Verfügung. SLE ist eine Tochter der Tundra Semiconductor Corporation (TSX:TUN). Weitere Informationen unter [www.siliconlogic.com](http://www.siliconlogic.com).

### **Think Physical™**

SLEs ASIC- und FPGA-Designprozess Think Physical erlaubt dem SLE-Team die genaue Vorhersage der Auswirkungen, die ein Backend-Prozess auf das Physical Design Closure ausübt. Das Knowhow, die Erfahrung und der Datenschatz des Teams erlauben die Berücksichtigung dieser Auswirkungen von Beginn an. Das Design wird so implementiert, dass Auswirkungen auf die Physical Design Closure so gering wie möglich ausfallen. Der Prozess wird nach dem neuesten Stand der Technik und EDA-Tools weiterentwickelt und brachte bis heute über 35 komplexe Right-First-Time VLSI-Designs zustande.

### **Über Tundra**

Tundra Semiconductor Corporation (TSX:TUN) ist ein weltweit führender Anbieter von System-Interconnect-Technologie, der umfassenden Support und neueste Halbleiterlösungen für Anbieter in den Bereichen Kommunikation, Netzwerktechnik, Speichersysteme und Informationstechnologie bereitstellt. Tundras System-Interconnect-Lösungen tragen zu einer dauerhaften Leistungssteigerung auf Systemebene bei, verringern die Time-to-Market und garantieren damit einen Marktvorteil bei drahtlosen Infrastrukturen, Storage-Netzwerken, Netzwerkzugriff, Verteidigung, Automatisierung und Informationstechnologie. Silicon Logic Engineering Inc. (SLE), Tundras Tochterunternehmen für die Halbleiterentwicklung, bietet führende ASIC-Design-Dienstleistungen, Halbleiter-IP und Beratung zur Produktentwicklung. Weitere Informationen unter [www.tundra.com](http://www.tundra.com).

SLE, das SLE-Logo und Think Physical sind Marken der Silicon Logic Engineering Inc. TUNDRA und das Tundra-Logo sind eingetragene Marken der Tundra Semiconductor Corporation in Kanada, der EU und der VR China (Eintragung in den USA beantragt). Design.Connect.Go ist eine Marke der Tundra Semiconductor Corporation.

© Copyright 2006 Silicon Logic Engineering, Inc. Alle Rechte und Änderungen vorbehalten.

### **Weitere Informationen erhalten Sie von (auch Ansprechpartner für Leseranfragen):**

Keri Zeran, Tundra Semiconductor Corporation, 603 March Road, Ottawa, Ontario, K2K 2M5, Canada

Tel: +1 613 592 0714  
Fax: +1 613 592 1320

E-mail: [info@tundra.com](mailto:info@tundra.com)  
Web: [www.tundra.com](http://www.tundra.com)

### **Weitere Informationen, Texte und Grafiken erhalten Sie per eMail von:**

Rob Davies, Publitek Limited, 18 Brock Street, Bath, BA1 2LW, United Kingdom

Tel: +44 (0)1225 470 000  
Fax: +44 (0)1225 470 047

E-mail: [rob.davies@publitek.com](mailto:rob.davies@publitek.com)  
Web: [www.publitek.com](http://www.publitek.com)