



## **Silicon Logic Engineering offre servizi di progettazione per le FPGA di fascia alta**

*SLE offre ai propri clienti costi più bassi per la fase iniziale e tempi di sviluppo e progettazione più brevi*

**Eau Claire (Wisconsin, USA), 1 Novembre 2006** – Silicon Logic Engineering Inc. (SLE), un'azienda di progettazione di circuiti ASIC di fascia alta specializzata nella progettazione e realizzazione al primo tentativo di sistemi e circuiti ASIC complessi, ha ampliato la propria offerta con nuovi servizi di progettazione di FPGA ad alto livello di integrazione e complessità. Silicon Logic Engineering è il dipartimento dei servizi di progettazione di Tundra Semiconductor Corporation (TSX: TUN), azienda leader nel campo dell'interconnessione di sistemi.

Le aziende che si occupano di prodotti ad alto contenuto tecnologico puntano sempre di più sull'opportunità di ridurre i costi delle prime fasi del processo di sviluppo facendo ricorso ai sistemi FPGA. Lo sviluppo di nuovi circuiti e tecnologie FPGA, come nel caso dei circuiti ASIC ad elevata complessità, necessita di tecnici esperti in grado di tener conto delle problematiche critiche della progettazione.

Grazie al processo proprietario Think Physical™ messo a punto dall'azienda stessa, gli esperti tecnici di SLE sono stati in grado di progettare oltre 35 ASIC ad alto livello di integrazione e funzionanti fin dalla prima realizzazione. Qualora il volume di produzione lo giustifichi, il processo Think Physical consente di convertire in tecnologia ASIC i circuiti FPGA. Ciò permette ai clienti di SLE di ridurre i tempi di commercializzazione del prodotto e di risparmiare denaro sui costi della progettazione e delle fasi iniziali dello sviluppo, con la ragionevole certezza che al maturare del prodotto il progetto realizzato per le FPGA potrà essere facilmente trasferito su un circuito ASIC evoluto.

“Il gruppo di lavoro SLE applica il proprio processo Think Physical anche ai più complessi e avanzati circuiti FPGA, ottenendo un progetto efficiente nei tempi previsti e che funziona come stabilito. I clienti che scelgono di cominciare a lanciare un prodotto utilizzando inizialmente una realizzazione in tecnologia FPGA per poi migrare, quando il prodotto avrà raggiunto la maturità o il volume delle vendite sarà sufficientemente alto, verso un ciclo produttivo ASIC utilizzando i servizi di progettazione per FPGA di SLE, otterranno significativi risparmi in termini di tempo e denaro”, ha affermato Jeff West, Vice President of Design Services di Tundra.

### **Informazioni su Silicon Logic Engineering**

Silicon Logic Engineering, Inc. (SLE) è un'azienda specializzata in servizi di progettazione con successo alla prima istanza che copre tutti gli aspetti dei servizi di progettazione di circuiti integrati tradizionali, FPGA ed ASIC. Il collaudato e ripetibile processo di progettazione Think Physical™, gli strumenti di sviluppo e la proprietà intellettuale di SLE nell'ambito dei circuiti integrati sono forniti da uno dei gruppi di servizi di progettazione per circuiti VLSI con più esperienza sul mercato. SLE è una divisione di Tundra Semiconductor Corporation (TSX:TUN). Per ulteriori informazioni su SLE, siete pregati di consultare la pagina Web [www.siliconlogic.com](http://www.siliconlogic.com).

## **Think Physical™**

Il processo Think Physical per la progettazione di ASIC e FPGA messo a punto da SLE permette di predire accuratamente gli effetti del fasi finali del processo di sviluppo sul circuito fisico finale. Grazie all'esperienza, alle conoscenze e alle basi di dati di cui dispone la squadra di tecnici SLE, risulta possibile tenere conto di questi effetti fin dalle prime fasi dello sviluppo, realizzando in questo modo un circuito in grado di prevenire o quantomeno minimizzare l'impatto di questi effetti sulla circuito fisico definitivo. Il processo, che è soggetto ad un'evoluzione continua e segue le ultime tecnologie e gli strumenti di sviluppo EDA, ha finora portato alla realizzazione al primo tentativo di oltre 35 circuiti VLSI ad elevata complessità.

## **Informazioni su Tundra**

SLE, il logo SLE e Think Physical sono marchi commerciali di proprietà di Silicon Logic Engineering, Inc. TUNDRA e il logo Tundra sono marchi registrati da Tundra Semiconductor Corporation in Canada, L'Unione Europea e la Repubblica Popolare Cinese (la registrazione negli Stati Uniti e in attesa di registrazione). Design.Connect.Go è un marchio commerciale di Tundra Semiconductor Corporation.

© Copyright 2006 Silicon Logic Engineering, Inc. Tutti I diritti riservati. Le informazioni contenute possono subire modifiche senza preavviso.

### **Per richiedere ulteriori informazioni e inoltrare le richieste dei lettori:**

Keri Zeran, Tundra Semiconductor Corporation, 603 March Road, Ottawa, Ontario, K2K 2M5, Canada

Tel: +1 613 592 0714 E-mail: [veronica.farmer@tundra.com](mailto:veronica.farmer@tundra.com)  
Fax: +1 613 592 1320 Web: [www.tundra.com](http://www.tundra.com)

### **Per richiedere altre informazioni, testi e fotografie in formato elettronico o per valutare la possibilità di pubblicare altri articoli:**

Rob Davies, Publitek Limited, 18 Brock Street, Bath, BA1 2LW, United Kingdom

Tel: +44 (0)1225 470 000 E-mail: [rob.davies@publitek.com](mailto:rob.davies@publitek.com)  
Fax: +44 (0)1225 470 047 Web: [www.publitek.com](http://www.publitek.com)