



Silicon Logic Engineering が、ハイエンド FPGA 設計サービスを追加

SLE は、フロントエンド・コストの低減と設計・開発スケジュールの短縮を実現します

ウィスコンシン州オークレア – 2006 年 11 月 1 日 – 複雑な「ライト・ファースト・タイム」ASIC および ASIC システム設計を専門にハイエンド ASIC の設計を行う Silicon Logic Engineering Inc. (SLE) の設計サービスに、ハイエンド FPGA 設計サービスが加わりました。Silicon Logic Engineering は、システム・インターコネクト技術をリードする Tundra Semiconductor Corporation (TSX: TUN) の設計サービス部門です。

ハイテク製品企業では、FPGA 設計を使用することにより、フロントエンド・コスト低減の機会を活用するケースが増えています。複雑な ASIC 設計等、新しい FPGA 技術と設計の開発には、設計上の重要な課題に対応できる、経験豊富なエンジニアが必要です。

SLE のエンジニアはその豊富な経験を元に、同部門独自の Think Physical™ プロセスを使用し、35 以上のハイエンド ASIC を「ライト・ファースト・タイム」で設計しました。Think Physical プロセスにより、市場での需要が見合えば、FPGA 設計の ASIC テクノロジーへの移植が可能になります。SLE のこのサービスにより、カスタマは製品の市場導入時間を短縮し、設計およびフロント・エンド製造にかかるコストを低減することが可能となり、また、製品の完成度が高まるに応じて、高機能 ASIC への FPGA 設計の移植を高い確度で容易に行うことが可能です。

「SLE チームは、最新の複雑な FPGA 設計に Think Physical プロセスを応用して、指定された製品スケジュールで正しく動作する効率的な設計を作り出します。SLE の FPGA 設計サービスを利用して、初回の製品設計を FPGA で開始し、次に製品の完成度の向上または需要増に応じて ASIC サイクルへ移行するよう計画すれば、大幅なコス

ト削減とスケジュールの短縮が実現します」と、Tundra 社の設計サービス部門副部長の Jeff West は述べています。

Silicon Logic Engineering について

Silicon Logic Engineering, Inc. (SLE) は、ASIC、FPGA および半導体システム設計サービス全般の「ライト・ファースト・タイム」設計サービスを専門としています。業界で最も豊富な経験を誇る VLSI 設計サービス・チームが、SLE の実証済みの定評ある Think Physical™ 設計プロセスやツール、半導体に関する知的財産を提供し、製品化までの時間を短縮します。SLE は、Tundra Semiconductor Corporation (TSX:TUN) の 1 部門です。SLE に関する詳細は www.siliconlogic.com をご覧ください。

Think Physical™ について

SLE チームでは SLE の Think Physical ASIC と FPGA 設計プロセスを用いて、バックエンド・プロセスが物理設計クロージャに及ぼす影響を正確に予想します。エンジニアはチームの経験と知識、データベースを組み合わせ、設計の初期段階からこれらの影響を考慮に入れ、物理設計クロージャに及ぼす影響を防止または最小限とする設計を実現します。当プロセスは、最新のテクノロジーと EDA 設計ツールを用いて進化を続け、35 以上の複雑な VLSI の「ライト・ファースト・タイム」設計を行ってきました。

Tundra 社 について

Tundra Semiconductor 社 (TSX:TUN) は、システム・インターコネクトのグローバル・リーダーとして、世界最先端の通信、ネットワーク、ストレージ・システムおよび情報技術企業に、ワールド・クラスのサポートと最先端の半導体ソリューションを提供しています。商品化への時間を短縮するシステム・レベルのパフォーマンスを一貫して提供する Tundra 社のシステム・インターコネクトは、ワイヤレス・インフラ、ストレージ・ネットワーク、ネットワーク・アクセス、軍事、インダストリアル・オートメーション、情報技術分野などで市場における優位性を保証します。Tundra 社の半導体設計サービス部門である Silicon Logic Engineering, Inc. (SLE) が、業界をリードする ASIC 設計サービスおよび半導体関連の知的財産、ならびに製品開発コンサルティングを提供します。詳細は www.tundra.com をご覧ください。

SLE、SLE のロゴ、Think Physical は、Silicon Logic Engineering, Inc. の商標です。
TUNDRA および Tundra のロゴは、カナダ、欧州連合、中華人民共和国における Tundra

Semiconductor Corporation の登録商標です（米国での商標申請中）。Design.Connect.Go は、Tundra Semiconductor Corporation の商標です。

© Copyright 2006 Silicon Logic Engineering, Inc. All rights reserved. 記載内容は予告無しに変更することがあります。

-30-

広報お問い合わせ：

Anna Sizer
Sizer Communications LLC
1.715.533.0155
Anna@sizercommunications.com

用語定義：

ASIC: Application Specific Integrated Circuit、

ハイエンド ASIC: 90nm 以下のテクノロジー、ロジックゲート数 3,000 万以上、低消費電力の要求有り/無し。

VLSI: Very Large System Integration

FPGA: Field Programmable Gate Array