



## Silicon Logic Engineering 新增高端 FPGA 设计服务

*SLE 的服务，可协助客户降低前期费用，缩短设计和开发时间*

威斯康辛州 Eau Claire – 2006 年 11 月 1 日– 致力于 ‘一次成功’ 多元 ASIC 及 ASIC 系统设计的高端 ASIC 设计公司 Silicon Logic Engineering Inc. (SLE)，在其提供的服务中新增高端 FPGA 设计服务。Silicon Logic Engineering 是系统互连领域的领导厂商 Tundra Semiconductor Corporation (TSX 代码: TUN) 旗下的设计服务分公司。

技术产品公司可运用 FPGA 设计，不断降低前期费用。新型 FPGA 技术的开发及设计（如多元 ASIC 设计），应由经验丰富的工程师来完成，同时还要考虑关键设计要素。

SLE 的工程师在这方面具有丰富的经验，他们已运用其领先的 Think Physical™ 流程设计出 35 项 “一次成功” 的高端 ASIC。通过 Think Physical 流程，可将 FPGA 设计转化为 ASIC 技术，该流程的合理性已经其广阔的市场容量充分证实。Think Physical 流程可协助 SLE 客户缩短产品投放市场的时间，并节省设计及前期制造费用，同时确保在产品成熟时，FPGA 设计能顺利转化为先进的 ASIC。

Tundra 设计服务部副总裁 Jeff West 表示，“SLE 团队可将其 Think Physical 流程应用于复杂的前沿 FPGA 设计，设计出卓有成效的产品，促进产品上市流程，从而充分满足客户的要求。计划最初进行 FPGA 产品设计，然后在产品成熟或数量增加时，转入 ASIC 的客户，将会发现，SLE 的 FPGA 设计服务可大幅节省费用及时间。”。

### 关于 Silicon Logic Engineering

Silicon Logic Engineering, Inc. (SLE) 专门提供 ‘一次成功’ 的设计服务，涵盖 ASIC、FPGA 和半导体系统设计服务的所有方面。事实证明，SLE 的 Think Physical™ 设计流程、工具及半导体知识产权可缩短产品上市时间，相关服务是由业内经验最丰富的 VLSI 设计服务团队提供。SLE 是 Tundra Semiconductor Corporation (TSX 代码: TUN) 旗下的公司。如欲了解关于 SLE 的更多信息，请访问 [www.siliconlogic.com](http://www.siliconlogic.com)。

### Think Physical™

凭借其 Think Physical ASIC 及 FPGA 设计流程，SLE 团队可准确预测，后段制程对物理设计收敛的影响。工程师结合团队的经验、知识及数据库，针对该等影响，在设计开始即制定并实施相应计划，以避免或最大限度地减少对物理设计收敛的影响。该流程与时俱进，现已加入最新的技术及 EDA 设计工具，并已完成逾 35 项 ‘一次成功’ 的多元 VLSI 设计。

## 关于 Tundra

Tundra Semiconductor Corporation (TSX 代码: TUN) 是系统互连领域的全球领导厂商, 致力于为全球主要通信、网络、存储系统和信息技术供应商提供世界级的支持和先进的半导体解决方案。Tundra 始终信守承诺, 为客户提供具有系统级性能的互连产品, 缩短其产品上市时间, 并籍此确保其在无线基础架构、存储网络、网络接入、军事、工业自动化以及信息技术等应用领域的市场优势。Silicon Logic Engineering, Inc. (SLE) 是 Tundra 旗下的半导体设计服务分公司, 可提供业内领先的 ASIC 设计服务、半导体知识产权以及产品开发咨询服务。更多信息, 请访问 [www.tundra.com](http://www.tundra.com)。

SLE、SLE 徽标和 Think Physical 均为 Silicon Logic Engineering, Inc. 的商标, 而 TUNDRA 和 Tundra 徽标则是 Tundra Semiconductor Corporation 在加拿大、欧盟和中华人民共和国的注册商标 (在美国正在进行注册)。Design.Connect.Go 是 Tundra Semiconductor Corporation 的商标。

© 版权 2006 Silicon Logic Engineering, Inc. 版权所有。信息如有变更, 恕不另行通知。

-30-

媒体查询:

Anna Sizer  
Sizer Communications LLC  
1.715.533.0155  
Anna@sizercommunications.com

定义:

**ASIC:** 专用集成电路,

**高端 ASIC:** 90 纳米或更小工艺, 拥有 3,000 万个或更多逻辑门, 具有或并无复杂的功率要求。

**VLSI:** 超大规模集成电路

**FPGA:** 现场可编程门阵列